

(19) 世界知的所有権機関
国際事務局(43) 国際公開日
2004年10月21日 (21.10.2004)

PCT

(10) 国際公開番号
WO 2004/091036 A1

- (51) 国際特許分類: H01P 1/203, 1/205
 (21) 国際出願番号: PCT/JP2004/004765
 (22) 国際出願日: 2004年4月1日 (01.04.2004)
 (25) 国際出願の言語: 日本語
 (26) 国際公開の言語: 日本語
 (30) 優先権データ: 特願2003-098608 2003年4月1日 (01.04.2003) JP
 (71) 出願人 (米国を除く全ての指定国について): 双信電機株式会社 (SOSHIN ELECTRIC CO., LTD.) [JP/JP]; 〒3850021 長野県佐久市長土呂800-38 Nagano (JP).
 (72) 発明者: および
 (75) 発明者/出願人 (米国についてのみ): 浦野 正樹

(URANO, Masaki) [JP/JP]; 〒3850011 長野県佐久市猿久保664-1 双信電機株式会社 千曲工場内 Nagano (JP). 平井 隆己 (HIRAI, Takami) [JP/JP]; 〒3850011 長野県佐久市猿久保664-1 双信電機株式会社 千曲工場内 Nagano (JP). 水谷 靖彦 (MIZUTANI, Yasuhiko) [JP/JP]; 〒3850011 長野県佐久市猿久保664-1 双信電機株式会社 千曲工場内 Nagano (JP). 高瀬 耕平 (TAKASE, Kouhei) [JP/JP]; 〒3850011 長野県佐久市猿久保664-1 双信電機株式会社 千曲工場内 Nagano (JP).

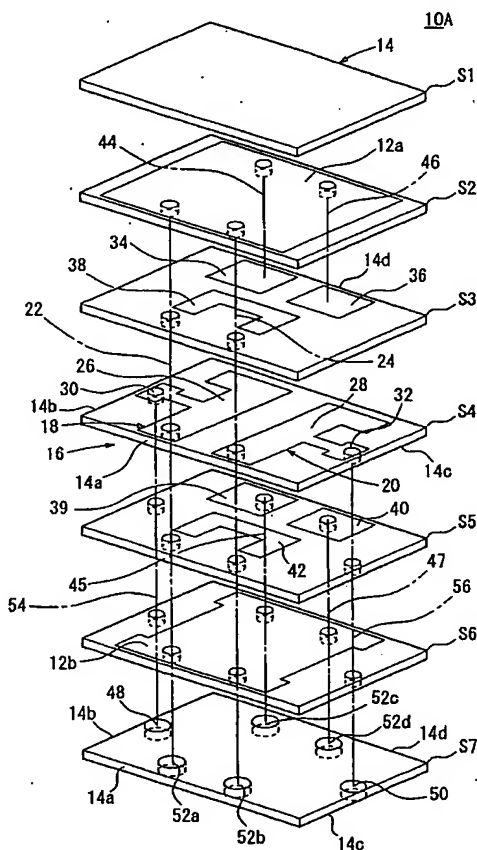
(74) 代理人: 千葉 剛宏, 外 (CHIBA, Yoshihiro et al.); 〒1510053 東京都渋谷区代々木2丁目1番1号 新宿マインズタワー 16階 Tokyo (JP).

(81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM,

[続葉有]

(54) Title: PASSIVE COMPONENT

(54) 発明の名称: 受動部品



(57) Abstract: A passive component (10A) comprising one input electrode layer (48) constituting an input terminal, one output electrode layer (50) constituting an output terminal, and four shield electrode layers (52a-52d) constituting shield terminals, all formed in the lowermost dielectric layer (S7) by via holes. The input electrode layer (48) is connected electrically with an input-side resonance electrode (26), in the vicinity of the second side face (14b) of a dielectric substrate (14), through a via hole (54) made in the fourth through sixth dielectric layers (S4-S6) and an input tap electrode (30). The output electrode layer (50) is connected electrically with an output-side resonance electrode (28), in the vicinity of the third side face (14c) of the dielectric substrate (14), through a via hole (56) made in the fourth through sixth dielectric layers (S4-S6) and an output tap electrode (32).

(57) 要約: 受動部品 (10A) は、最下層の誘電体層 (S7) 内に、入力端子を構成する1つの入力電極層 (48) と、出力端子を構成する1つの出力電極層 (50) と、シールド端子を構成する4つのシールド電極層 (52a~52d) がビアホールにて形成されている。入力電極層 (48) は、誘電体基板 (14) の第2の側面 (14b) の近傍であって、第4~第6の誘電体層 (S4~S6) にかけて形成されたビアホール (54) と入力タップ電極 (30) とを介して入力側共振電極 (26) に電気的に接続されている。出力電極層 (50) は、誘電体基板 (14) の第3の側面 (14c) の近傍であって、第4~第6の誘電体層 (S4~S6) にかけて形成されたビアホール (56) と出力タップ電極 (32) とを介して出力側共振電極 (28) に電気的に接続されている。